



PCB

PCB설계 분야에서 최고의 기업





Index

- 01 개요
- 02 비전
- 03 연혁
- 04 성과(실적)
- 05 PCB 설계
- 06 PCB 생산
- 07 PCB 조립
- 08 Altium Education

Outline

PCB 설계 분야에서 최고의 기업이 되도록 최선을 다하겠습니다

- 회사명 : YnJ
- 대표자 : 김지애
- 주소 : 경기도 화성시 동탄첨단산업1로 20 삼성테크노타워 3층 309호
- 자본금 : 5,000만원
- 홈페이지 : y-j.co.kr
- 전화번호 : 031-377-4655
- 팩스번호 : 0504-395-1516

Vision

01 품질



회사성장의 원천은 품질입니다.
최고의 품질을 항상 유지하도록 하겠습니다.

02 약속



고객과 협의된 크고 작은 것들을 지켜 나가면서
신뢰의 기업이 되겠습니다.

03 인재



품질과 약속을 하는 것 모두가 우리의 직원들입니다.
인재를 찾고 키우는 기업이 되겠습니다.

04 변화



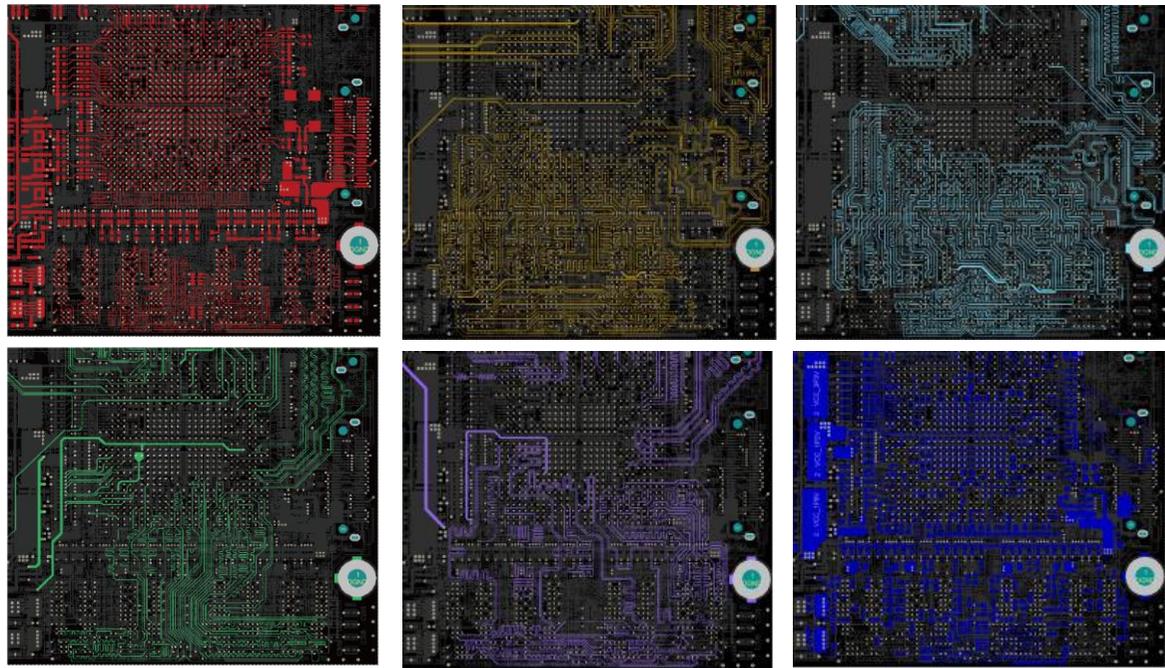
기술이 날로 발전하고 있습니다. 그 변화의 추이에
맞추고 더 나아가 앞서 나가도록 하겠습니다.

History

- 2018.07 제2동탄 사무실 오픈
- 2017.05 PCB 조립체제 확립
- 2017.01 PCB 양산체제 확립
- 2016.04 PCB Artwork 사업부 시작
- 2016.04 YnJ(와이앤제이) 설립

단일레이어 ~멀티레이어, 디지털, 아날로그,
임피던스보드(RF, PMIC, BGA, DSP, DDR등 고속신호설계)

Outcome

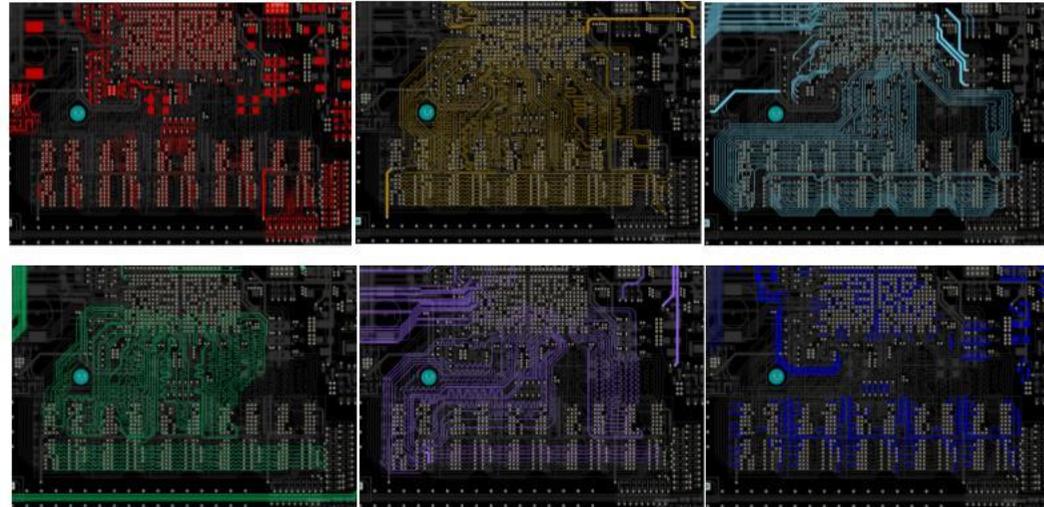


Digital Board

(12L, 임피던스보드, DDR3 X 5 _ T분기 배선)

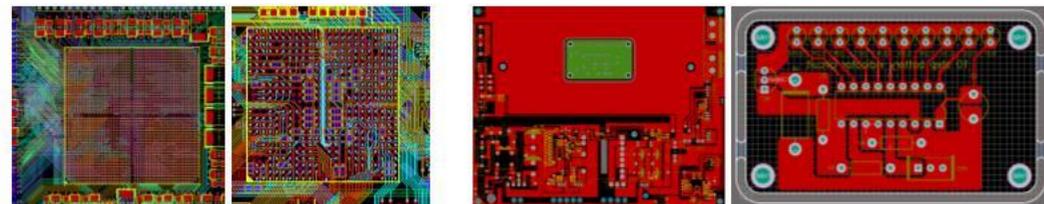
Digital Board

(12L, 임피던스보드, DDR3 X 5 _ Fly-by 배선)



FPGA

PCB 데드카피, 1L

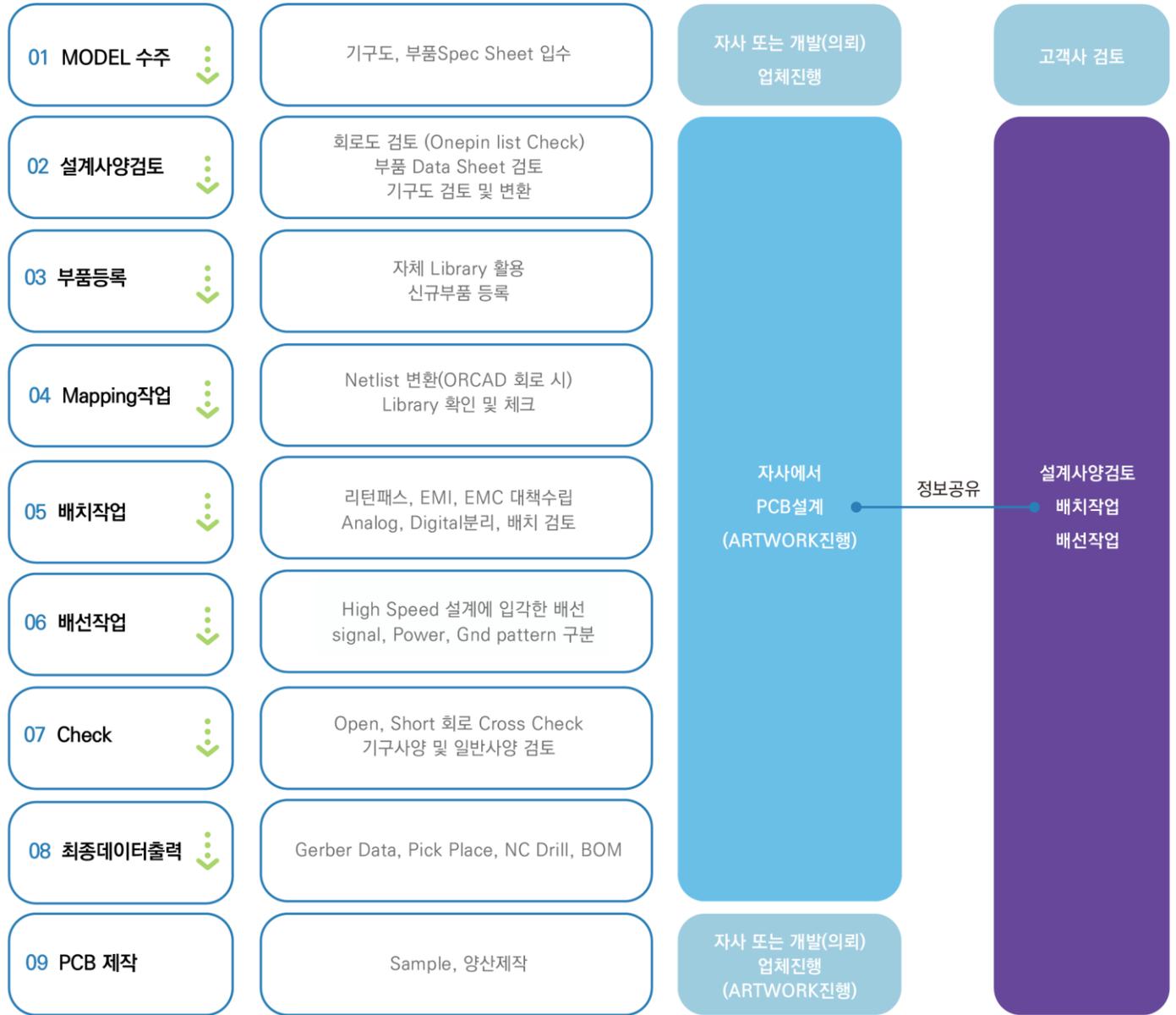


Outcome

설계절차 (업무 Process)

PCB Design

Impedance, Build-up, High-Speed System 설계기술을 접목하여 단순한 Graphic 작업이 아닌 YnJ만이 가지고 있는 풍부한 경험과 노하우를 통해 회로의 흐름과 특성에 맞는 설계를 진행합니다.



PCB Production

단면, 양면 & MLB PCB를
샘플부터 소량, 대량, 양산까지
저렴하게 제공해 드립니다.

01 사양

설계 File을 Film과 공정 Data를 출력



02 내층노광

노광공정을 통하여 내층보드에 회로 이미지 형성



03 내층부식

보드에 형성된 이미지를 부식 공정을 함으로써 불필요한 동박제거하여 회로형성



04 AOI

자동광학검사장비로 회로의 제작상태 검사



05 OXIDE

적층시 층 사이의 밀착력을 높이기 위해 표면처리



06 적층

내층기판과 층사의절연체, 외층동박을 사양에 맞게 열과 압력을 가하여 MLB형성

07 X-RAY

X-ray M/C를 이용하여 내층에 형성된 외층 Drill 기준 Hole을 찾아 가공



08 DRILL

부품삽입 및 층간 전기도통을 위하여 기계적, 또는 Laser로 Hole을 가공

09 도금

Drill 가공된 Hole속의 도체층 만들고, 부품 Hole에 납땀을 하기위한 무전해 및 전해도금

10 외층노광

외층 필름과 Hole을 정합한후, 노광작업을 통해 외층회로의 이미지를 형성



11 외층부식

노광 공정을 통해 제품 외층에 형성된 이미지를 현상, 부식공정을 통해 불필요한 동박 제거

12 PSR인쇄

B/D의 표면 보호와 회로사이의 Short를 방지하기 위해 Solder resist ink를 도포

13 문자인쇄

부품실장위치나 기호드의 제품정보를 표시



14 표면처리

표면 산화 방지 및 Soldering 성을 확보하기위해 동표면을 Ni-Au, Sn/Pb, Flux 등으로처리

15 외형가공

Panel 상태의 제품을 고객이 요구한 KIT size로 회형을 가공

16 BBT

저항값을 체크해 회로의 OPEN&SHORT 여부를 검사



18 진공포장

고객에게 제품을 납품하기 위해 날개 및 단위로 진공 포장하는 공정

17 최종검사

품질상태를 검수하여 규격에 적합한지를 확인



PCB Assembly

SMT (표면실장기술)
Surface Mounting Technology

PCB 위에 납(solder paste) 또는 무납(PB free paste)를 Print하여 그 위에 각종 SMD 부품을 chip mounter 장비를 이용하여 정해진 위치에 실장하고 Reflow M/C를 통과시켜 접합(땜)하는 기술



• Sample 검사, 이상발생시

Altium Designer 교육 (Artwork)

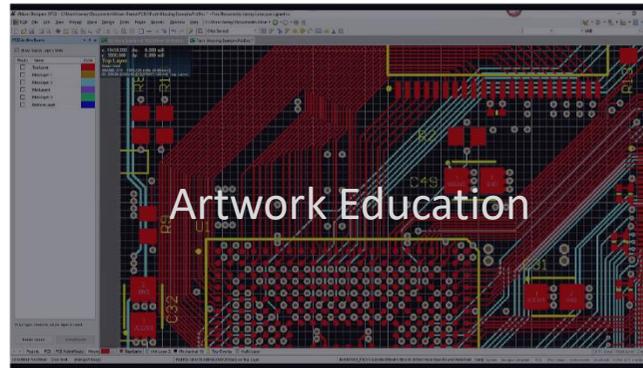
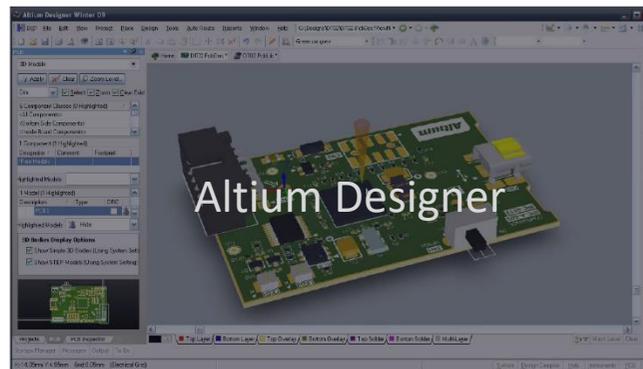
하드웨어 담당자로서 PCB 설계, 회로도 업무를 하면서 체계적이고 전문적으로 배우고 자하는 분들께 아트웍 교육을 실시하고 있습니다. 회로설계와 아트웍을 병행한다면 디버깅 시간을 단축하고 업무 효율성을 한층 높일 수 있습니다.

업무에 바로 활용할 수 있도록 실전 노하우를 통해 여러분의 실력을 향상시킬 수 있도록 초보자에게 맞춤교육 형태로 진행합니다.

1대1 멘토링수업으로 진행됩니다.

Artwork Education

Impedance, Build-up, High-Speed System 설계기술을 접목하여 단순한 Graphic 작업이 아닌 YnJ만이 가지고 있는 풍부한 경험과 노하우를 통해 회로의 흐름과 특성에 맞는 설계를 진행합니다.



Altium Designer 기본교육

환경설정, 기본 메뉴 및 용어 설명

회로도(Schematic)

회로도 Library 제작, 회로도 설계

PCB

PCB Library 제작, 회로도, PCB 부품 매칭 기구 불러오기, Design Rules 설정

PCB (Artwork)

부품배치 및 배선(Routing)
DRC 체크

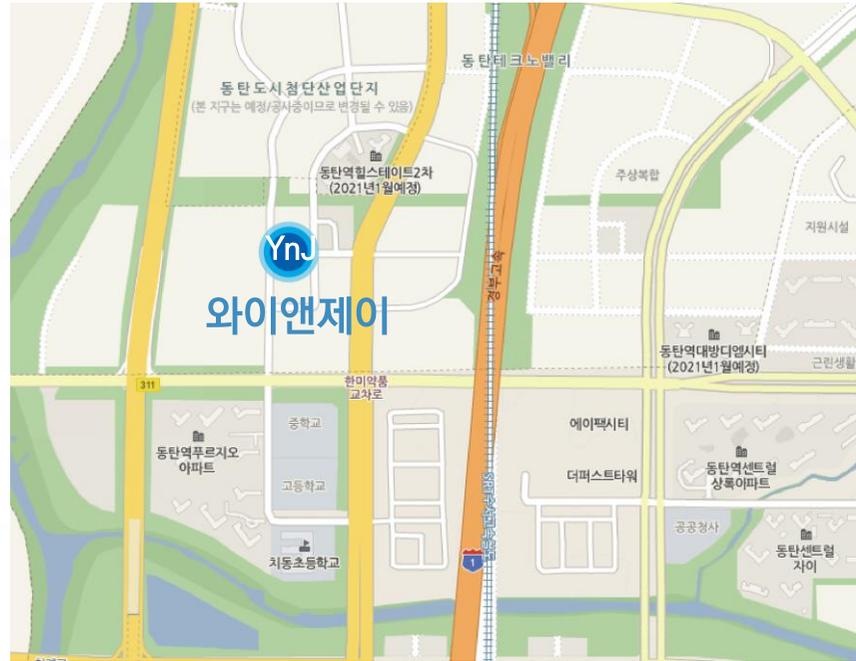
최종데이터 출력

Pick Place, Gerber, NC Drill, BOM 설정 및 출력
Gerber Data 검토

기타

IMPORT(DXF, ORCAD...), EXPORT(PDF, DXF...)

YnJ 찾아오시는 길



전화번호 : 031-377-4655

팩스번호 : 0504-395-1516

이 메 일 : djseong@y-j.co.kr

주 소 : 경기도 화성시 동탄첨단산업1로 20
삼성 테크노타워 3층 309호

Location

차량 이용 시 : 경기도 화성시 동탄첨단산업1로 20 (지번 - 경기도 화성시 영천동 358-43) / 네비게이션 주소 입력

기차 이용 시 : 동탄역 (동측) 정류장에서 99번버스, 한미약품, 푸르지오 정류장에서 하차. 도보 약311m (약5분)

대중교통 (지하철, 버스) 이용 시

1. 병점역 (1번출구)에서 병점역사거리 정류장까지 도보 약271m (약4분) - 708, 73, 73-1, 200 버스
 2. 망포역 (3번출구)에서 그대가프리미어아파트, 망포역 3번출구까지 도보 약 300m (약5분) - 99, 5-2, 15-1, 203 버스 승차
- (1,2) 한미약품, 푸르지오 정류장에서 하차 - 도보 약410m (약 6분)



YNU

감사합니다